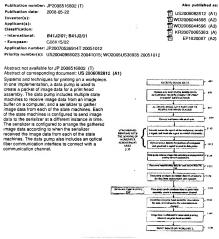
Data pump for printing



Data supplied from the esp@cenet database -- Worldwide

(19) 日本国特許庁(JP)

(12)公表特許公報(A)

(11)特許出願公表番号 特表2008-516802 (P2008-516802A)

(43) 公表日 平成20年5月22日(2008.5.22)

(51) Int.Cl. B41J 2/01 Fį

ь В 4 1 Ј 3/04 1 О 1 Z テーマコード (参考) 20056

審査請求 未請求 予備審査請求 未請求 (全 30 頁)

(2006.01)

(32) 優先日 平成16年10月15日 (2004.10.15) (33) 優先権主張国 米国 (US) (71) 出願人 506363975 ディマティックス インコーポレイテッド DIMATIX, INC. アメリカ合衆国 ニューハンプシャー州 03766 レバノン エトナ ロード 109

(74)代理人 100073184 弁理士 柳田 征史 (74)代理人 100090468

#理士 佐久間 剛 (72)発明者 ガードナー,ディーン エイ

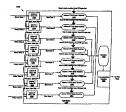
a カードナー, ディーン エイ アメリカ合衆国 カリフォルニア州 95 014-1043 カパーティノ カパー ティノ ロード 22321

最終頁に続く

(54) 【発明の名称】 プリントのためのデータポンプ

(57)【要約】

ワークピースにプリントするためのシステム及び技術である。一実施形態において、プリントヘッドアセンブリ のための画像データのパケットを生成するために、データボンブが用いられる。データボンブは、コンピュータ の画像バッファから画像データを受け取る板板のステートマシンと、各ステートマシンは、それぞれ 異なる劇間にシリアライザに画像データを送るよう構成 される。シリアライザは、該シリアライザが各ステート ヤシンから画像データをいりでは、まれぞれ 変したる。シリアライザは、該シリアライザが各ステート 歩ンから画像データをいるがしまった。集 がた画像データを叱つない。 第一年 マボンブは、通信チャネルに接続する光ファイバ通信インターフェイスもんな



【特許請求の範囲】

【請求項1】

画像データを、プリントヘッドアセンブリに送るためのパケットとしてアセンブルする 装置であって、

各ステートマシンが1つの論理的画像キューに対応し、前記画像データを論理的走査線 に従って配列するよう構成された対応する選延入力を各ステートマシンが有する複数のス テートマシンのアレイと

各前記ステートマシンから画像データを受け取り、各前記ステートマシンから受け取った画像データの順序に従って画像データのパケットを生成するよう構成されたシリアライザと、

前記画像データのパケットを前記プリントヘッドアセンブリに送るよう構成された通信 インターフェイスと

を備えることを特徴とする装置。

【請求項2】

PCボード上の回路を含むことを特徴とする請求項1記載の装置。

【請求項3】

コンピュータの P C I タイプのスロットに接続されるインターフェイスを更に備えることを特徴とする請求項 1 記載の装置。

【請求項4】

前記PCIタイプのスロットを用いて、前記コンピュータの対応する画像パッファから 画像データを受け取るよう更に構成されることを特徴とする請求項3記載の装置。

【請求項5】

各画像キューが、前記プリントヘッドアセンブリの関連付けられた複数のプリント要素の個々の物理的な列に対応することを特徴とする請求項 1 記載の装置。

【請求項6】

前記シリアライザが、前記プリントアセンブリにおける前記画像データの正しいタイミ ング調節を容易にするために、前記通信インターフェイスに正しいデータ順でデータを供 給するよう構成されることを特徴とする請求項5 記載の装置。

【請求項7】

前記ステートマシンの遅延が、各前記関連付けられたプリント要素に対する前記画像データの部分のプリントのタイミングを調節するよう構成されることを特徴とする請求項5 記載の装置。

【請求項8】

前記通信インターフェイスが光ファイパインターフェイスを含むことを特徴とする請求 項1記載の装置。

【請求項9】

前記光ファイパインターフェイスが少なくとも1Gb/sのデータ帯域幅を有するよう 構成されることを特徴とする請求項8記載の装置。

【請求項10】

前記通信インターフェイスが銅ケーブルインターフェイスを含むことを特徴とする請求 項1記載の装置。

【請求項11】

前記ステートマシンがそれぞれ異なる瞬間に前記シリアライザに画像データを送るよう 構成されることを特徴とする請求項1記載の装置。

【請求項12】

コンピュータによって実行される、遠隔プリンタによる高帯域幅プリントを制御する方 法であって、

前記遠隔プリンタに対するワークピースの速度及び位置を検出する工程と、

前記ワークピースの前記検出された速度及び位置に基づき、画像データを画像データパケットとしてアセンブルする工程と、

50

40

20

実質的に前記ワークピースに画像がプリントされるべき瞬間に、前記遠隔プリンタに前 記画像データパケットを送信する工程と、

を備えることを特徴とする方法。

[請求項13]

前記コンピュータから送られる前記画像データパケットが、前記遠隔プリンタのプリン ト要素の配列に基づき画像データパケットとしてアセンブルされることを特徴とする請求 項12記載の方法。

【請求項14】

前記画像データの複数の部分が前記コンピュータのそれぞれ異なるメモリロケーション に割り当てられることを特徴とする請求項13記載の方法。

【請求項15】

前記異なるメモリロケーションが画像パッファを含み、前記方法が、前記コンピュータ の前記画像バッファから前記画像データパケットをアセンブルするアセンブラにデータを 送る工程を更に備えることを特徴とする請求項14記載の方法。

【請求項16】

回路が、前記遠隔プリンタのプリント要素の配列に関連する遅延値に従って前記画像デ 一タを配列するよう構成されることを特徴とする前記請求項12記載の方法。

【請求項17】

前記画像が前記ワークピースにプリントされるべきジャストインタイムに前記画像デー タが前記遠隔プリンタに到着するように、前記コンピュータから前記遠隔プリンタへの画 像データの送信を調節するために実行されることを特徴とする請求項12記載の方法。 【請求項18】

プリントヘッドアセンブリのための画像データのパケットを生成するデータポンプであ って、

コンピュータの画像パッファから画像データをフェッチする複数のステートマシンと、 シリアライザにそれぞれ異なる瞬間に画像データを送るよう構成された前記複数のステ ートマシンの各々から画像データを集めるシリアライザであって、該シリアライザが各前 記ステートマシンから前記画像データをいつ受け取ったかに従って、前記集めた画像デー タを配列するよう構成されたシリアライザと、

通信チャネルに接続するよう構成された光ファイバ通信インターフェイスと

を備えることを特徴とするデータポンプ。

【請求項19】

前記光ファイバインターフェイスが PCI-Extendedインターフェイスを含む ことを特徴とする請求項18記載のデータポンプ。

【請求項201

前記シリアライザが、前記プリントヘッドアセンブリがワークピースに画像をプリント することを可能にするように前記パケット内の前記画像データの順序を構成するよう軍に 構成されることを特徴とする請求項18記載のデータポンプ。

【請求項21】

前記光ファイバインターフェイスがPCI-Expressインターフェイスを含むこ とを特徴とする請求項18記載のデータポンプ。

【発明の詳細な説明】

【技術分野】 [0001]

本開示は、プリントシステムに関する。

【背機技術】

[0002]

絵や文字頁等の画像をプリントする際には、コンピュータシステムによって、画像デー タを1つの形式からプリンタが理解可能な別の形式に変換し、そのプリンタと関連付けら れたプリントバッファに中継するのが一般的である。プリントパッファは、変換された画

30

10

20

像データを受け取って、プリンタがその後プリントするために、画像データの少なくとも 一部を格納する。

[0003]

多くのプリンタは、複数の個々のプリント要素(例えば、インクジェットプリントモジュール内のインクジェットノズル)を備える。プリント要素は、画像の選択された構成要素をプリントするよう配置され得る。例えば、選択されたグリント要素がワークビース上の選択された位置にプリントするよう配置され得る。別の例として、カラープリントにおいては、選択されたプリント表が選択された色をプリントするよう配置され得る。制御電子装置は、プリントバッファからの画像データをプリントするためにプリント要素を配置することにより、画像のプリントを測整し得る。

[0004]

ブリンタのブリント要素は、ブリントモジュールと呼ばれる複数のグループとして構成され得る。1つのモジュールのプリント要素は、モジュールを構成するそれらの要素の配置に従ってグループ化され得る。例えば、選択された一続きの位置にプリントするプリント要素が1つのプリントモジュールとしてグループ化され得る。別の例として、(選択された一続きの位置に)選択された色をプリントするプリント要素が1つのプリントモジュールとしてグループ化され得る。

【発明の開示】

【発明が解決しようとする課題】

[0005]

本発明の課題は、画像データを、プリントヘッドアセンブリに送るためのパケットとしてアセンブルする装置、コンピュータによって実行される、遠隔プリンタによる高帯域幅プリントを制御する方法、及びプリントヘッドアセンブリのための画像データのパケットを生成するデータポンプを提供することである。

【課題を解決するための手段】

[0006]

以下の開示は、プリントのためのシステム及び技術に関する。一実施形態は、画像データを、プリントへッドアセンブリに送るためのパケットとしてアセンブルする発音含む。本装置は、各ステートマシンが1つの論理的画像キューに対応し、画像データを輸理の 走資線に従って配列するよう構成された対応する選延入力を各ステートマシンが有する複数のステートマシンのアレイを含む。本装置は、各ステートマシンから画像データを受け取るシリアライザを含む。シリアライザは、各ステートマシンから受け取った画像データの順序に従って画像データのパケットを生成するよう構成される。本装置は、画像データのパケットをプリントヘッドアセンブリに送る通信インターフェイスも含む。

[0007]

本装置は、PCポード上の回路、及び/又は、コンピュータのPC「タイプのスロット に接続されるインターフェイスを更に有してもよい。本装置は、PC「タイプのスロット を用いて、コンピュータの対応する画像パッファから画像データを受け取ることができる

[0008]

各画像キューは、プリントへッドアセンブリの関連付けられたプリント製素群の個々の物理的な列に対応してもよい。シリアライザは、プリントアセンブリにおける画像データの正しいタイミング測節を容易にするために、通信インターフェイスに正しいデータ順に対する画像データの部分のプリントのタイミングを測節するよう構成され得る。通信インターフェイスは、少なくとも I G b / s のデータ帯域幅を有し得る光ファイバインターフェイスは、少なくとも I G b / s のデータ帯域幅を有し得る光ファイバインターフェイススまが、遺信インターフェイスな動ケーブルインターフェイスを含んでもよい。ステートマシンは、それぞれ異なる瞬間にシリアライザに画像データを送ることができ

[00009]

20

40

30

40

50

コンピュータから送られる画像データパケットは、遠隔プリンタのプリント要素の配列 に基づき画像データパケットとしてアセンブルされ得る。画像データの複数の部分は、コ ンピュータのそれぞれ異なるメモリロケーションに割り当てられ得る。異なるメモリロケー ションは画像パッファを含んでもよい。本方法は、コンピュータの画像パッファから画 像データパケットをアセンブルするアセンブラにデータを送る工程を更に含んでもよい。 回路は、遠隔プリンタのプリント要素の配列に関連する遅延値に含んでもない。 回路は、遠隔プリンタのプリント要素の配列に関連する遅延値に含んでもない。 対しているでは、 ないの画像データを認識がリンタに到着するように、コンピュータから遠隔プリンタ への画像データの送信を調節するために実行されるよい。

[0011]

本願明観書に記載される別の実施形態は、プリントヘッドアセンブリのための画像データボンブを生成するデータボンブを含む。本データボンブは、コンピュータの画像パッファから画像データを受け取る複数のステートマシンと、各ステートマシンから画像アータを集めるシリアライザとを含む。各ステートマシンと、それぞれ異なる瞬間にシリアークザに画像データを送るよう構成される。シリアライザは、ジリアライザが各ステートマシンから画像データを記列するよう構成される。本データボンでは、通信チャネルに提続する光ファイバ適信インターフェイスも含む。本データボンブは、通信チャネルに接続する光ファイバ適信インターフェイスも含む。

[0012]

光ファイパインターフェイスは、PCIーExtendedインターフェイス又はPCIーExpressインターフェイスを含んでもよい。シリアライザは、プリントへッドアセンブリがワークピースに両像をプリントすることを可能にするようにパケット内の画像データの順序を構成してもよい。

[0013]

ことに記載されるプリントシステム及び技術は、以下の長所の1つ以上を実現するよう 実立され得る。ワークピースに画像をプリントする処理が、新たなワークピースがプリン タのプリント領域に入る時点と同期される。新たなワークピースの前端が検出されると、 ワークピース上に高品質の画像を生成するために関連付けられたプリント要素群がワーク ピースにインクを付着させるべき正確なタイミングで、画像データがプリントへッドアセ プリに送られる。プリントへッドアセンブリのための画像データを受け政会際の過度の 停止又は途切れを実質的に解消することにより、ワークピース上に低品質の画像が生じる とが回避される。プリントへッドアセンブリへの画像データの送信が、データがプリント ハッドアセンブリに到着すると実質的に直ちに画像データをプリントさせるためのトリ ガとして作用できる。

[0014]

本プリントシステムは、高い画像データ速度で画像をプリント可能なスケール変更可能なアーキテクチャであり得る。本プリントシステムは、より低コストのハードウェア及び設計努力で実装できる。主要なプリント電子装置はパーソナルコンピュータ(PC)に実装でき(例えば、シングルボードコンピュータカード)、ボストコンピュータのPCI(Peripheral Coaponent Interconnection)、PCIーX、又はPCIーExpressSフリントへッドアセンプリに必要なメモリの量を低減することができる。更に、ここに開示されるアーキテクチャは、各コンポーネントが比較的低速で処理される比較的少数のコンポーネントで、プリントへッドアセンブリを制御可能にする。

30

40

[0015]

データボンブは、ワークピースがコンベアに沿って移動する際に、ワークピースへのジャストインタイムの画像のプリントを可能にするために、画像データを高データ速度でプリントへッドアセンブリに送ることができる。プリントヘッドアセンブリのメモリの景で、ベッドアセンブリのドロイングリントへッドアセンブリのよれるタイプのメモリは、より低コストで実装され得る。一実施能では、プリントへッドアセンブリのためのメモリは、プリントへッドの電子装置を開始するようプログラムされたフィールドプログラマブルゲートアレイ(FPGA)集積回路(IG)であり得る。その結果、プリントへッドアセンブリにおいて高温画像データのバッファリングをほとんど又は全く行わないことにより、プリントヘッドアセンブリを実装するためのコスト及び工学設計の努力も低減され得る。

ー実施形態では、単一のホストコンピュータに複数のデータボンブを接続することにより、プリントヘッドアセンブリに送られる画像データのデータ速度を拡張できる。別の実態形態では、本システムは、プリントヘッドアセンブリへのより高い画像データ速度をたちうために、複数のコンピュータを並列動作させる点において、拡張可能であり得る。この実施形態では、各コンピュータは、コンピュータのPC1スロットに接続された少なくとも1つの制動電子装置のPCカードを有し得る。本システムは、プリントアセンブリに複数のFPGAを追加することを含む多くの構成において、プリントヘッドアセンブリに複数のFPGAを追加することを含む多くの構成において、プリントヘッドアセンブリに複数のFPGAを追加することを含む多くの構成において、プリントス・ンプリへの、高帯域幅の同期したジャストインタイムの画像データのスケーラブルな伝送を提供、は多なインステ速度での高解像度画像、高いコンペア速度での大きいサイズの画像、及び/又は流いコンペア速度での多色及びグレースケール画像のジャストインタイムのプリントを提供できる。

[0017]

プリントされる画像を表す画像データを、プリンタの関連付けられたプリント要素群の配置に従って分割できる。分割された画像データを、関連付けられたプリント要素群の配置に応じて、それぞれ異なるメモリロケーションに格納できる。異なるメモリロケーションに格納できる。異なるメモリロケーションは、複数の異なるメモリロケーションから画像データを受け取ることができる。関連付けられたプリントをジュールのも物地できる。ので、プリントを実質的に途切れさせる。となく、ワークピースへのプリントを連続して行うことができる。データポンプは、プシア・ア・ア・センブリでのバッファリング論理や更なるロバトな又は強力な論理を要要とせずに、ホストトアにからの画像データのジャストインタイムの同期伝送を容易にする。とができる。より高い解像度に拡張するため及び/又は帯域幅の要件を高めるために、ホストコンピュータに更なるデータボンブを追加できる。

[0.018]

関連付けられたプリントモジュールの各物理的な列は、論理的に互いに独立して機能するので、画像のリアルタイムプリントを達成するためのピット操作を、プリントヘッドアセンブリのハードウェアで行わなくてよい。このシステムは、ソフトウェアによるピット操作を高ポータ速度で実行でき、エンジニアリンゲコストのドは料コストを低速できる。

[0019]

添付の図面及び以下の説明で、1つ以上の実施形態の詳細を述べる。本発明の他の特徴 及び長所は、これらの説明及び図面並びに特許請求の範囲から明らかである。

【発明を実施するための最良の形態】:

[0020]

各種図面において、類似の記号は類似の要素を示す。

[0021]

図1は、プリントシステム100のブロック図である。プリントシステム100は、ワ

20

30

50

[0022]

ブリンタハウジング1 10 には、ワークピース検出器 155 が収容されている。ワークピース検出器 155 は、10 以上 25、130、135、140、145の位置を検出できる。例えば、ワークピース検出器 155 は、ワークピーストラップ・フェース 15 に、120、125、130、135、140、145の端部がフェース 150の所定の点を通過したことを検出するレーザ/光検出器 14500 であり得る。

[0023]

[0024]

制御電子装置160内には、プリント画像パッファ165が配置されている。プリント 画像パッファ165は、プリント要素によるプリントのための画像データを格納する1つ 以上のデータ記憶装置である。例えば、プリント画像パッファ165は、ランダムアクセ スメモリ (RAM) 装置の集合であり得る。プリント画像パッファ165は、制御電子装 置く (60 によって、画像データを格納するため及び読み出すためにアクセス可能である。 【00 25】

制御電子装置160は、ケーブル195及び最小限の電子装置190を介してプリンタ ハウジング110とインターフェイスされる。制御電子装置160は、ケーブル195を 介してデータを送ることができ、最小限の電子装置190は、プリンタハウジング110 におけるプリントのためにそのデータを受け取ることができる。制御僧子装置160は、 プリンタハウジング110に送るデータを生成するための特別な同路を有し得る(例えば 、プリント画像バッファから画像データを受け取る及び/又は読み出すことができ、画像 データを格納でき、プリント装置のプリント要素が、コンベアに沿って移動中のワークピ 一ス上の対応する画像位置にインクを付着させる丁度よいタイミングで画像データを受信 可能にできるデータポンプ。データポンプについては図10を参照して詳細に説明する) 。最小限の電子装置190は、例えば、マイクロプロセッサ、トランシーバ及び最小限の メモリを有するフィールドプログラマブルゲートアレイであり得る。最小限の電子装置1 90は、プリンタハウジング110及び/又はプリンタハウジング110のハードウェア の変更の際には最小限の電子装置190を容易に取り外せるような方法で、プリンタハウ ジング110に接続され得る。例えば、プリンタハウジング110が、新しいプリントモ ジュールを収容した新しいプリンタハウジングと交換される場合には、最小限の電子装置 190を古いプリンタハウジング110から取り外して、新しいプリンタハウジングに接

30

続できる。

[0026]

[0028]

画像のプリントは、制御電子装置160と最小限の電子装置190との間で分担され、 制御電子装置は画像処理を行うと共にプリント動作を制御し、一方、最小限の電子装置1 90は、ケーブル195を介してデータを受け取ると共に、そのデータを用いて、プリン タハウジング110のプリント要素に発射を行わせる。従って、例えば、画像データはジ ェットマップ画像データに変換され得る。ジェットマップ画像データへの変換処理の一部 として、画像データを複数の画像バッファの複数の画像キューに分割することとが含まれ 得る(詳細は後述する)。画像データには遅延が挿入され得る(例えば、関連付けられた プリント要素群の配置に対応する遅延が挿入される)。そして、画像データは、制御電子 装置160によって適切なタイミングで送られ得る(例えば、受信器によって画像データ のデータパケットをエンコードして送る)。一方、最小限の電子装置190は、単に画像 データを受信し(例えば、ケーブル195を介して送られた画像データパケットをデコー ドする)、画像データがワークピース上にプリントされるように画像データを中継し得る (例えば、画像データに従ってインクジェットノズルの発射を行わせる)。 制御電子装置 160は、プリンタハウジング110における画像のプリントを同期させ得る。先の例に 従い、制御電子装置160は、ワークピースの前端を示す合図を受け取って、ケーブル1 95を介して画像データを送って、プリンタハウジング110での画像のプリントを行わ せることによって、画像のプリントを同期させてもよい。 [0027]

制御電子装置160は、複数のワークピースがワークピースコンベア105に治って移動中に、これらのワークピース上への1つ以上の画像のビッキストインタイム」のブリントを可能にするために、高データ速度の画像データをブリンタハウジング110に送ることができる。ジャストインタイムのブリントの一実施形態では、ブリンタハウジング1110に適ることができるとパケット内の画像データを「実質的に直ちに」プリントさせることができる。の実態形態では、画像データをブリントする前にその画像データをブリントする前にその画像データをブリントするがピージングに到着した時にブリンクの格納要素に格納しなくてもよく、データがブリンタハウジングに到着した時にブリントすることができる。ジャストインタイムのブリントは、画像データがブリンタハウジングに到着した時にブリングのと断同時に画像データをブリントすることも指し得る。

ジャストインタイムのプリントの別の実施形態では、ブリンタハウジングで受け取られた だ・テクタは1つ以上のラッチに格納され、ブリンタハウジングで受け取り中の新たな及は 後続のデータが、ラッチされているデータをプリントするためのトリガとして作用し得る。この実施形態では、プリンタハウジングで受け取られたデータは、後続データがグリンタハウジングに到着するまでラッチに格納され、プリンタハウジングに到着するた。データ、後統データ、及びラッチされるデータは、両像データバケットの形態でプリンタ育った。後統データ、及びラッチされるデータは、両像データバケットの形態でプリンタカウジングで受信及び/又は格割される。まいは、ブリンタハウジングに到着する後、が、次の後統データである。被いは、ブリンタハウジングに到着する後続データは、次の後統データである。被いは、ブリンタハウジングに到着する後続データに、次の後統データの後に到着する後数データを

ータである。画像データはそのような高データ速度でプリントされるので、ラッチされた データからプリントされるデータは、データがプリンタハウジングに到着すると「実質的

に直ちに」プリントされるデータのことも指し得る。 【0029】

ブリンタハウジング110は最小限の電子装置190及び低減された量のメモリを有するので、ブリンタハウジング110はより低コストで実装され得る。ブリンタハウジング110で用いられるタイプのメモリも、太り低コストで実装され得る。一実施形態では、ブリンタハウジング110に実装されるタイプのメモリは、最小限の電子装置190の一部であり得るフィールドブログラマブルゲートアレイ(FPGA)集積回路(1C)の一部であり得るフィールドブログラマブルゲートアレイ(FPGA)集積回路(1C)の一

30

40

50

部である。プリンタハウジング110において高速画像データのパッファリングをほとんど又は全く行わないことにより、プリンタハウジング110を実装するためのコスト及び工学設計の努力も低減され得る。例えばプリンタハウジング110に複数のFPGAを有し、各FPGAが最小限の電子装置190を実装して1つ以上のケーブルを用いて1つ以上のデータポンプとインターフェイスする構成を含む多くの構成において、システム100は、プリンタハウジング110への、高帯域幅の同期したジャストインタイムの画像データのスケーラブルな送信を提供し没る。

[0030]

図 2 及び図 3 は、ハウジング 1 1 0 におけるブリントモジュール及びブリント要素の配置を示す。具体的には、図 2 はハウジング 1 1 0 の削面図であり、図 3 はハウジング 1 1 0 の底面図である。

[0031]

ハウジング 1 1 0 はフェース 1 5 0 上に、ブリントモジュール 2 0 5、2 1 0、2 1 5、2 2 0、2 2 5、2 3 0、3 0 5、3 1 0、3 1 5 0 集合を育する。各 ブリントモジュール 2 0 5、2 1 0、2 1 5、2 2 0、2 2 5、2 3 0、3 0 5、3 1 0、3 1 5 は、1 つ以上のブリント 要素を育する。例えば、各 ブリントモジュール 2 0 5、2 1 0、2 1 5、2 2 0、2 2 5、2 3 0、3 0 5、3 1 0、3 1 5 は、インクジェットノズルのリニアアレイを有し得る。

[0032]

プリントモジュール 2 0 5、3 0 5 は、列 3 2 0 に沿って横方向に配置される。プリントモジュール 2 1 5、3 1 0 は列 3 2 5 に沿って配置される。プリントモジュール 2 1 5、3 1 0 は列 3 3 0 に沿って機方向に配置される。プリントモジュール 2 2 0 は列 3 3 5 に沿って配置される。プリントモジュール 2 2 5、3 1 5 は列 3 4 0 に沿って横方向に配置される。プリントモジュール 2 3 0 は列 3 4 5 に沿って横方向に配置される。プリントモジュール 2 3 0 に沿って列 3 2 5、3 3 0、3 3 5、3 4 0、3 4 5 に沿ったプリントモジュール 2 0 5、2 1 0、2 1 5、2 2 0、2 2 5、2 3 0、3 4 5 に沿ったプリントの配置は、フェース 1 5 0 の有効プリント領域 2 3 5 にわたるものである。有効プリント領域 2 3 5 にわたるものである。有効プリント領域 2 3 5 にわたるものである。有効プリント領域 2 3 5 は、プリントモジュール 2 0 5、3 0 5 の プリント要素までわたる縦方向の幅Wを有する。

[0033]

[0034]

別の例として、1 グループのプリントモジュール205、210、210、215、220、25、230、305、310、315は、モジュールを構成するプリント要素の傾方向の位置に基づき、複数の関連付けられたプリント要素群として配置され得る。例えば、第1の関連付けられたプリント要素群はモジュール205、210、305を含み得る。これらのモジュールを構成するプリント要素は、横方向の位置において、モジュール215、220、310のプリント要素が上が、220、310のプリント要素が100元のでは、15プリント要素が100元のでは、15プリント要素が100元のでは、15プリント要素が100元のでは、15プリント要素が100元のでは、15プリント要素が100元のでは、15プリント要素が100元のでは、15プリント要素が100元のでは、15プリントモジュール215、220、310を含み得る。これらのモジュールを構成するプリントモジュール2215、220、3110を30円のでは、15プリント要素が100元のの位置において、モジュール205、210、305のプリント要素が5相対的にシフトされるよう表が20元のでは、15プリント要素が5相対的にシフトされるようなジェール225、230、315のプリント要素か5相対的にシフトされるよう

30

40

50

配置されている。モジュール225、230、315は、第3の関連付けられたプリント 要素群を構成し得る。位置の相対的なシフトは、モジュール内のプリント要素の模方向の 間隔より小さくでき、この正味の影響として、ハウジング110におけるプリント要素間 の模方向の間隔を減少させることにより、事実上、画像をプリント可能な解像度を高くで きる。

[0035]

別の例として、1 グループのプリントモジュール2 0 5、2 1 0、2 2 0、2 2 5、2 2 0、2 2 5、2 2 0、3 0 5、3 1 0 % 3 1 5 % 4 2 5 4 2 3 0 % 4 2 7 4 2 7 4 2 6 4 2 6 4 2 7 4 2 7 4 2 8 4 2 8 4 2 8 4 2 8 4 2 8 4 2 8 4 2 8 4 2 8 4 2 8 4 2 8 4 2 8 4 2 8 4 2 8 4 2 8 4 2 8 4 2 8 4 2 8 4 2 8 4 2 8 4 2 9 4 2 8 4 2 9 4 2 9 4 2 8 4 2 9 4

別の例として、複数のグループのプリントモジュールは、それらのプリントモジュールがカバーする樹方向の範囲に基づき、複数の関連付けられたプリント要素群として配置され得る。例えば、第1の関連付けられたプリント要素群は、ワークピースの横方向外側の範囲をカバーするよう配置されたモジュール205、305、215、310、225、315を含み得る。第2の関連付けられたプリント要素群は、ワークピースの横方向中央の範囲をカバーするよう配置されたプリントモジュール210、220、230を含み得る。

[0037]

別の例として、複数のグループのプリント要素は、上記及びその他のファクタの組み合わせに基づき、複数の関連付けられたプリント要素群として配置され得る。例えば、複数のグループのプリント要素は、それらがワークピースの外側の範囲にシアンの色をプリントすることに基づき、1つの関連付けられたプリント要素群として配置され得る。別の例として、複数のグループのプリントモジュールは、それらを構成するプリント要素がワークピースの横方向外側の範囲の或る横方向の位置にプリントすることに基づき、1つの関連付けられたプリント要素群として配置され得る。

[0038]

各関連付けられたプリント要素群は、プリント画像パッファ165 (図1に示す)内に 専用のメモリロケーションを有することができ、一旦そのメモリロケーションに存在した 画像データを該当する関連付けられたプリント要素群がプリントする。例えば、プリント 画像パッファ165が、個々のパッファの複数のキューの集合である場合には、各関連付 けられたプリント要素群は、それぞれ専用のキューをパッファに有し得る。

[0039]

図4には、横方向の位置において相対的にシフトされた複数のプリント要素の配置が模式的に示されている。ハウジング110の図示されている部分は、プリントモジュール205は、互いに横方向に距離 Lだけ難聞された複数のプリント要素 405のアレイを有する。プリントモジュール215は、互いに横方向に距離 Lだけ離間された複数のプリント要素 410のアレイを有する。プリントモジュール225は、互いに横方向に距離 Lだけ離間された複数のプリント要素 410のアレイを有する。プリントジュール225は、互いに横方向に距離 Lだけ離間された複数のプリント要素 4

[0040]

プリント要素405は、プリント要素410の横方向の位置に対してシフト距離Sだけ

30

40

シフトされている。プリント要素405は、プリント要素415の横方向の位置に対してシフト距離5 だけシフトされている。プリント要素410は、プリント要素415間の向位置に対してシフト距離5 だけシフトされている。シフト距離3 に新聞もしまいたく、プリント要素415間の横方向の相対的シフトの正味の野として、ハウジング110のフェース150上のプリント要素間の総た化としての横方向の間隔が減少する。

[0041]

図 5 は、プリントシステム 1 0 0 を用いた、2 つ以上の異なるワークピース上への画像 5 0 0 の連続プリントを模式的に示す。一連のワークピース 1 2 0 、 1 2 5 、 1 3 0 、 1 3 5 、 1 4 0 は、プリントのために、プリンタハウジング 1 1 0 のフェース 1 5 0 の 1 3 プリント 行城 2 3 5 を縦断するよう 搬送される。 画像 5 0 0 は連続的にプリントされ得る。 即ち、 画像 5 0 0 はワークピース 1 2 0 、 1 2 5 、 1 3 0 、 1 3 5 、 1 4 0 上に順次プリントされ得る(即ち、様々なワークピース上に同じ画像が相次いでプリントされる)。 1 0 0 4 2 1

各ワークピース120、125、130、135、140は、楔方向の極W 2を有する フークピースの幅W 2 は、有効プリント領域235の幅W よりかさい。ワークピース12 0の前端は、ワークピース125の後端から離間距離 SEP だけ離間される。ワークピース12 5の前端は、ワークピース130の後端から離間距離 SEP だけ離間される。ワークピース130の前端は、ワークピース135の後端から離間距離 SEP だけ離間される。 つークピース1350 向端は、ワークピース1350 の後端から離離間距離 SEP だけ離間される。 離間距離 SEP だけ・ 有効プリント領域235の幅Wよりかさくてもよい。 健間距離 SEP は0であってもよい。従って、ワークピース130及びワークピース1350 の両方が有効プリント領域235内に同時に位置して同時にプリントされてもよい。

[0043]

システム 100は、ワークピース 130及びワークピース 135の両方に部分的にプリントされた両像500を有する。このように、単一の有効プリント領域を用いて、2つ以上の異なるワークピースに画像500を連続プリントすることにより、システム 100におけるワークピースのスループットが速くなる。

[0044]

図6は、2つ以上の異なるワークピースへの、単一の有効プリント領域を用いた所像の 連続プリントのための処理650、655、660のフローチャートである。処理650、655、、660のフローチャートである。処理650、655、660のプローチャートである。処理650、655、660は、システム100には、2000の1000のでは、システム100にはのでは、2000の1000のでは、システム100の段次なができると、1000の段次なが分によって現った。1000の段次なが分にすると、1000の段次なが分にすると、1000の段次なが分にするソフトウェアによって実行され得る。以理655及び660はデータボンプによって実在る処理が実行されてもよく、処理655及び660はデータボンプによって実行されてもよい。650及660の処理は、一斉に及び/又は互いに独立して実行され得るとを示すために例似に示されている。

[0045]

処理650を実行するシステムは、605で画像データを受け取る。画像データは、個々の画像に関するデータの独立型集合(stand-alone collection)であり得る。例えば、画をアータはGIF(Graphic Image Format)ファイル、JPEG(Joint Photographic Experts Group)ファイル、PostScript(高標)、PCL (Printer Command Language)、又はその他の画像データ集合であり得る。

[0046]

次に610で、システムは、関連付けられたプリント要素群の配置に従って、受け取っ た画像データを変換及び分割し得る。画像データは分割前に変換されてもよく、変換前に 分割されてもよく、又は、同じ処理の一部として変換及び分割されてもよい。画像データ

40

50

の変換には、例えば、画像データをプリント装置が理解可能な形式(例えばピットマップ・ラスタデータ)に変換し、更に、ピットマップ・ラスタデータをジェットマップデータに変換することが含まれ得る。ピットマップ・ラスタ画像データをジェットマップデータに変換する思には、ピットマップ・アップ・フスタ画像で類序(geographic order)に対応する場合に配置された人力ピットマップを取得し置する。これには、ピットマップ・ラスタ画像データをジェットマップデータに変換するの一部として、一点をデータをプリント要素の物理的な位置に対応するよう再行型型で、一部として、一面像データを分割することも含まれ得る(間ち、ジェットマップデータは、複数の関連データを分割が見からである。一個として、610の処理には、JPEG形式の画像データをピットマップ形式の画像データに変換し、次に、ピットマップ形式の画像データを関係データをリント要素群に対応する複数の画像パッファに分割とで表現して、近、アに、ピットマップ形式の画像データに変換して、マップ形式の画像データを関係では、アントマップの関係データに変換を行わずに、画像データが直接ジェットマップデータに変換されてもよい。

[0047]

関連付けられたプリント要素群の配置に従った画像データの分割には、1つの関連付けられたプリント要素群の配置に従った画像データの部分を、その関連付けられたプリント要素群の配置に基づき薫別することが含まれ得る。

[0048]

図 7 には、関連付けられたプリント要素群の配置に従った、両像 7 0 0 を表す画像 データの分割の一実施形態が示されている。両像 7 0 0 は、シアンの線 7 0 5 と、マゼンタ タの 7 1 0 と、イエローの線 7 1 5 とを含む。シアンの線 7 0 5 は、シアンをプリントするよう配置された1 つの関連付けられたプリント要素群によってプリント可能である。マゼンタの線 7 1 0 は、マゼンタをプリントするよう配置された1 つの関連付けられたプリント要素群によってプリント可能である。イエローの線 7 1 5 は、イエローをプリントするよう配置された1 つの関連付けられたプリント要素群によってプリント可能である。

[0049]

画像 700 を表す画像 データ か分割されると(矢印 720 で示す)、画像 725、73 0、73 5 を表す3 つの 個別の データの集合が構成される。画像 725 はシアンの線 70 またるかって、シアンをプリントするよう配置された1 つの 関連付けられた プリント 可能である。画像 730 はイエローの線 715 を含むので、イエローを プリント するよう配置された1 つの 関連付けられた ブリント 要素群によって ブリント 可能である。画像 730 はイエローの や アリント 要素群によって ブリント するよう配置された 100 関連 付けられた ブリント 要素群によって ブリント 可能である。 従って 八 100 を 表す データを、その 一元 画像 100 で 1

[0050]

図8は、関連付けられたプリント要素群の配置に従った画像データの分割の別の実施形態 できっていま、画像800の部分を表す画像データ)を示す。具体的には、横方向の位置において相対的にシフトされたプリント要素の配置に従った分割が示されている。プリント要素の模方向の位置におけるシフトは、図4に示されているハウジング110の実施形態における、プリント要素405、プリント要素405、プリント要素405、プリント要素405、プリント要素405、プリント要素405、プリント要素405、プリント要素405、プリント要素405、プリント要素405、プリント要素405、プリント要素405、プリントを表

[0051]

画像部分800は、両素列805、810、815の集合を含む。各画素列805、8 10、815は、擬方向の画素列を含む。両素列805は、両素列810の位置に対して 機方向にシフト距離Sだけシフトされている。画素列805は、両素列815の位置に対 して様方向にシフト距離Sだけシフトされている。両素列810は、両素列815の位置に対 して様方向にシフト距離Sだけシフトされている。シフト距離S(及びそれに従って

20

30

40

50

プリント両像の横方向の解像度) は、プリント要素間の総体としての横方向の間隔によって決定される。

[0052]

[0053]

画像部分800を表す画像データが分割されると(矢印820で示す)、画像部分825、830、835を表す3つの個別のデータの集合が構成される。画像部分825に画来別805を含むので、横方向の距離上だけ離間ステレイによってプリント可能できる。画像部分830は両素列810を含むので、横方向の距離ただ前間のプリント要素アレイによってプリント可能できる。画像部分830以ント可能である。画像部分835は両素列810を含むので、横方向の距離上だけ離別された第3のプリント要素アレイによってプリント第3のプリント要素アレイによってプリント可能である。これらのアレイのプリント要素は、横方向の位置において互いてブリント可能である。これらのアレイのプリント要素は、横方向の位置において互いとなり、835を表す画像データと、それぞれ異なる横方向の位置でプリントする関連付けれたプリント要素群の配置に従って分割した結果である。

[0054]

図9は、関連付けられたプリント要素群の配置に従った画像900を表す画像データの分割の別の実施形態を示す。画像900は、画像900成抗向の全範囲にわたる単一の線905を含む。

[0055]

画権900を表す画像データが分割されると(矢印910で示す)、画像915、920を表す2つの個別のデータの集合が構成される。画像915は2つの外側の線部分92を含むので、ワークビースの外側に向かって配置された1つの関連付けられたプリント要素群によってプリント可能である。例えば、外側の線部分925は、プリントモジュール205、305を含む関連付けられたプリント要素群によって、プリントモジュール25、310を含む関連付けられたプリント要素群によって、又はプリントモジュール25、315を含む関連付けられたプリント要素群によって、フはプリントデジュール225、315を含む関連付けられたプリント要素群によってプリント可能である(図3)

[0056]

[0057]

両が図らを参照すると、処理の合う0を実行するシステムは、615で、分割で生じた画像データ部分を備々の画像キーに割り当てる。即ち、この割り当てにより、各パッファの画像データは、ブリント 装 護 の 1 つの関連付けられたプリント要素群に対応する。同様に、1 セットのバッファは、後数の関連付けられたプリント要素群に対応する。同様に、1 セットの画像データは 大切ント 要素群に対応する。610で生成された複数のパッファの画像データは、各キュル1つの関連付けられたプリント要素群に対応するを数数のメーニに登録される。例えば、各画の関連付けられたプリント要素群に対応する複数のキューに登録される。例えば、各画像

キューが 1 つの関連付けられたプリント要素群に対応する8 つの画像キューがある場合には、第 1 の関連付けられたプリント要素群に対応する1 セットのパッファの画像データは第 1 の画像キューに制り当てられ、第 2 の関連付けられたプリント要素群に対応する1 セットのパッファの画像データは第 2 の画像キューに制り当てられるというように、割り当てが行われ得る。これらの画像キュー及びパッファが配置されるメモリロケーションは、特定の関連付けられたプリント要素群によるプリンは、カベレーティングシステムによる すりに 1 できまれる 2 できままれる 2 できまれる 2 できまな 2 できまれる 2 できまれる 2 できまれる 2 できまれる 2 できまれる 2 できまな 2 でき

[0058]

処理650を実行するシステムは、620で、複数のブリント画像パッファ(即ち、複数のパッファの画像データ)がどこに位置するかを示すロケーションをシステムが更新すべきか否かを判定する。例えば、システムは、1つ以上のデータポンプにおいてロケーションを支援し得る。この例では、データポンプは、ブリントバッファが位置する各メモリ装置にに位置するかを示すロケーションを格納し、そのパッファが位置する各メモリ装置にデータポンプがアクセスして画像データを読み出すことができる。620で、システムがロケーションを更新すべきであると判定した場合には、625で、パッファへの参照と用いてロケーションが更新される。そうでない場合には、605で画像データが受け取られ、処理が継続される。620でロケーションの更新が必要ない場合にも、605で処理が構成では、週間が継続される。620でロケーションの更新が必要ない場合にも、605で処理が構成である。620でロケーションの更新が必要ない場合にも、605で処理が構成です。1000では、例えば、605での場合にも、605で処理が構成、ブリントすべき画像がそれ以上ない)又は画像キューが一杯である場合には、650の処理が停止され得る。

[0059]

627では、ブリントを開始又は継続すべきであるか否かが判定される。否定された場合には、627の処理が継続される。肯定された場合には、630で、複数の画像キュー内のバッファから画像データが読み出され得る。例えば、データボンブがバッファの画像データを読み出してもよい。この例では、625でデータボンブにおいてバッファの回り連付けられたブリント要素群の1回のインブレッションの遊校であった一分が読み出され得る。20ように、各画像キューから画像データが読み出され得る。このように、各画像キューから画像データが読み出され得る。別の実態形態では、単一のインブレッションの部分を表す画像データが読み出されでもよい。このは様に、複数のインブレッションを表す画像データの部分が読み出されでもよい。これらの実施形態では、ド1F0キュー等のキューは、画像データ(例えば、複数セットのバッファの画像データ)を格跡してもよい。

[0060]

635では、画像データの選択された部分に位置的な遅延が付加される。この選基は、 画像データを画像データの関々の部分が対応する関連付けられたプリント要素群と整理が せる最前列の遅延である。従って、最前列の遅延できる。例えば、有効プリント頭素群と整理が けられたプリント要素群の配置に基づいて決定できる。例えば、有効プリント頭域を するワークピースが入る地点に近い関連付けられたプリント要素群と対応する画像データ には、最小の位置的な選延が挿入されたるマは全く、一方、一方の カプリント領域を展断するワークピースが出る地点に近い関連付けられたプリンと要素群 に対応する画像データには、より大きい位置的な遅延が挿入され得る。位置的な遅延は 連付けられたプリント要素群の位置(即ち、関連付けられたプリント要素群のの難問ト)に対応するので、位置的な遅延は、関連付けられたプリント要素群を有するプリントマッドアセンブリのタイプによって異なり得る。いずれにしても、位置的な遅延は、特定の リントヘッドアセンブリに分して固定された遅延であってよく、遅延は、プリント線の 居に対応する電として剥定され得る。

[0061]

10

20

20

30

50

画像データへの最前列の超延の挿入は、多くの異なる方法で行われ得る。例えば、両條を挿入できる。別の例として、メモリア・ションとプリント要素との間のデータ語の高値に、適切な最の空値の「代替」が展れてきる。別の例として、メモリロケーションとプリント要素との間のデータ通に最前列の遅延を導入できる。例えば、データポンプが、異なるメモリロケーションによる画像データの異なる部分にそれぞれ異なる最高を手入できるように、デオンプを調整してもよい。637で正確を手入を表している前に、100年に、100年に、100年により、100年に、10

640で、システムは、ワークピースの前端がプリントシステムの有効プリント領域に 入ったことを識別し得る。前端が入ったことは、ワークピース検出器(例えばワークピー ス検出器 155(図1))を用いて識別できる。有効プリント領域を縦断するワークピー

スの更なる前進は、例えば、回転エンコーダを用いてワークピースコンベア (例えばワー クピースコンベア (105 (図1)) の速度を測定することにより、ワークピースの速度を 感知することによって追跡できる。

[0063]

ワークピースが適切に位置決めされたら、処理660を実行するプリントシステムは、645で、ワークピースのプリントを開始できる。ワークピースのプリントには、関連付けられたプリント要素群の配置に従って分割された画像データを中継することが含まれたる。画像データは、メモリロケーションから適切な関連付けられたプリント要素群に中継され得る。画像ボータは、対野電子装置160の中央データ処理装置等といった中央データ処理され得る。図6のフローチャートに示されている処理では、プリントを開始してプリント装置への画像データの中継を行わせるために、処理655を行うシステム(例えば、データポンプ)に信号が送られ得る。【0064】

ワークピースが有効プリント領域を縦断して移動するにつれ、複数の異なるプリント要素が同じトリガ信号によってトリガされ、同時に発射できる。或いは、複数の異なるプリント要素が異なる瞬間に発射するようずらすこともできる。個々の要素の実際の発射がいつ生じるかに関わらず、有効プリント領域内の要素は最初のワークピースに同時にプリントする。

[0065]

有効プリント領域が次のワークピースまでの離間距離より大きい複方向の幅を有するプリントシステムでは、有効プリント領域の下方に1つ以上のワークピースが同時に位置し得る。従って、1つを超えるワークピースに連枝プリントを行い得る。図5には、この状況の一例が示されており、ここでは、ワークピース間の離間距離8EPは有効プリント領域235の幅Wより小さく、有効プリント領域235の下方にはワークピース135が位置しており、連続してプリント可能である。

[0066]

このようなブリントシステムでは、処理660を実行するシステムは、640で、次のワークビースの前端が入ったことも識別できる。前端が入ったことは、ワークビース検出器 (例えばワークビース検出器 155(図1))を用いて識別できる。有効ブリント領域を縦断する最初のワークピース及び次のワークピースの前進は、例えば、ワークピースコンペア 105(図1))の速度を測定することにより、ワークピースの減度を嫁加することによって30終できる。

20

50

[0067]

機初のワークピース及び次のワークピースが有効プリント領域を展新して前進を続けると、両方のワークピースへのプリントが継続され得る。有効プリント領域が、次のワークピースののプリント領域を取った。 ピースの幅とワークピース間の輝間距離の二倍との合計より大きい報方向の幅を有する場合には、有効プリント領域の下方に、最初のワークピースと、次のワークピースと、更に別のワークピースとが同時に位置し得る。従って、3つのワークピースに連続プリントであることも可能であり得る。この場合には、処理660を実行するシステムは、640で、最初のワークピース」の前端を憲別で3の規模では、システムは640で、もう1つの「次のワークピース」の前端を憲別する前に、最初のワークピース」の前端を憲別する前に、最初のワークピース、へのプリントを停止し得る。

[0068]

機つかの実施形態では、画像データは、複数の関連付けられたブリントモジュール群に 述づいて分割され得る。機つかの実施形態では、単一のブリントモジュールのブリント要 素が、複数の関連付けられたブリント要素群に分けられてもよい。例えば、ブリントシス テムの各ブリントモジュールが2列のブリント要素を有する場合には、画像データは、こ れらのブリント要素の列によって分割されてもよい。従って、ワークビース間の離間は0 まで減少され得る。

[0069]

機つかの実施形態では、図6に示されている処理を実行するシステムは、(固定された 選延を有するのではなく)関連付けられたプリント要素群の間に必要な位置的な遅延を計 第し得る。特定の関連付けられたプリント要素群に専用のメモリロケーションを設けるこ とができる。例えば、個々のバッファは、個々の関連付けられたプリント要素群によるこ リントのための画像データを格納し得る。図6に示されている処理を実行するシステムは 、画像データがプリントされるべきワークピースに画像データが適切に配置されるよう適 切な時点にメモリロケーションからデータが抽出されるように、データポンプ又は他のハードウェア装置を制御し得る。

[0070]

図6に示されている処理は特定の数及びタイプの処理で構成されているが、更なる処理 及び/又は異なる処理を用いることもできる。例えば、処理655では、627でプリントを継続又は開始するか否かを継続的に判定する代わりに、処理655を実行するシステムが開始時にプリントを開始し、システムがプリントの停止を決定した6プリントを停止して、再び呼び出された6プリントを開始してもよい。同様に、これ6の処理は、記載された順床で実行される必要はなく、特定の処理を実行するよう記載された構成要素によって実行される必要もない。

[0071]

図10には、プリントシステム1000の一実施形態が模式的に示されている。システム1000は、ワークピースコンベア1005と、プリンタハウジング1010と、ワークピース検出器1055と、制御電子装置1060とを有する。 [0072]

ワークピースコンペア1005は、ワークピース1020、1025、1030、1035を、ブリンタハウジング1010の有効プリント領域1040を展析するよう方向Dに撤送する。ワークピースコンペア1005は、ワークピース1020、1025、1030、1035の速度を感知するエンコーダ1007を有する。エンコーダ1007は、燃知した速度をエンコードする信号も生成し、その信号を制御電子装置1060に中継する。ワークピース検出器1055は、1つ以上のワークピース1020、1025、1030、1035の位置を検出して、その検出に基づきトリガ信号(例えばトリガ信号1056及び1057)を生成する光センサである。

[0073]

プリンタハウジング1010は、一連の列1011、1012、1013、1014、 1015、1016、1017、1018に沿って横方向に配列されたプリントモジュー

20

30

50

ルの集合を有する。このプリントモジュールの配列は有効プリント領域1040にわたる。各列1011、1012、1013、1014、1015、1016、1016 、1017、1018 に沿って配置された各グループのプリントモジュールは、1つの関連付けられたプリント要素群を構成する。例として、プリントモジュール1091、1093、1095 は、01091 、

[0074]

制御電子核置1060はデータポンプ1070も有する。「データポンプ」とは、データを処理してそのデータをプリントのために1つ以上のプリント 装置に送るための、付は、ハードウェア、ソフトウェア、プログラム可能ロジック、又はそれらの組み合わせとして実装される機能的コンポーネントである。一実施形態では、データポンプは直接ソリアクセス(DMA)核盟を指し得る。データポンプ1070は、開連付られたプリント要素群と集合1065内のそれらの専用プリント画像パッファとの間のデータ通信経り、から画像データを受け取って格納できる。データポンプ1070は、集合1065内の各プリント画像パッ1060によって、集合1065内のプリント画像パッ1060によって、集合1065内のプリント画像パッ2アから関連付けられたプリント要素群への情報の通信に遅延を生じさせるようプログラム可能である。

動作においては、制御電子装置1060は、有効プリント領域1040内の関連付けられたプリント要素群の配置に従って両像データを分割できる。制御電子装置1060は、分割された両像データを集合1065内の適切なプリント画像パッファに割り当てることもできる。

[0077]

ワークピース 1035がワークピースコンペア 1005によって搬送されて有効プリント領域 1040に入ると、ワークピースは出 1055がワークピース 1035の前端を検出してトリガ信号 1056を生成する。制御電子装置 1060 1076 1077 10

[0078]

ワークピース1035がワークピースコンベア1005によって有効プリント領域10

20

30

40を検断するよう搬送されるにつれて、列1011、1012、1013、1014、1015、1016、1017、1018に沿って配置された複数の関連付けられたプリント要素形が次々とプリントを行う。具体的には、ワークピース1035が有効プリント節域1040を縦断して1走査線分前進すると、データポンプ1070は画像データを、列1011、1012、1013、1014、1015、1016、1017、1018に沿って配置された関連付けられたプリント要素群の適切な受信電子装置にダンプする(即ち、データポンプ1070はプリント装置への画像データの送信を生じさせる)。ダンプされた画像データは、有効プリント質域「040内のワークピース1035のその瞬間の位置に対して発射すべきプリント要素を識別する(プリント要素の識別は黙示的であってもよい。例えば、プリント装置におけるプリント要素及び/又は関連付けられたプリント要素群の順序に対応する形式のデータパケット内の画像データの順序等)。連続的な発射のためのデータは、発射中に集合1065内のプリント画像バッファからデータポンプ

[0079]

[0080]

各ワークピースに対する画像データは異なっていてもよい。例えば、2つのワークピースに2つの異なる画像がブリントされる場合には、異なる画像を表す異なる画像がブリントされる場合には、異なる画像を表す異なる画像を一タを用いて各ワークピースにプリントされる場合には、異なる画像を表す異なる画像で一タを用いて各ワークピースにプリントされる場合には、一点ので明念に表している。一点のブリント線)に対応し、第2のセットの画像データを集めることには、画像キュークタの画像の3つのプリント線)に対応し得る。画像データを集めることには、画像キュークタの画像の3つのプリント線)に対応し得る。画像データを集めることには、画像キュークタバケットを生成することが含まれ得る。関連付けられたプリント要素を有する画像ののブリント線とと含むデータパケット)を送ることにより、集められた画像データが切りのプリント線とを含むデータパケット)を送ることにより、集められた画像データが明らには、ブリントにツァークの一段ではある場合には、ブリントにツァークにの第1の部分(例えば、カエルの画像の1つのプリント線)に対応する第1のセットの画像で「例えば、カエルの画像の1つのプリント線)に対応する第1のセットの画像の1の可以ファー106の画像で100でリークには、ブリントバッファー106の画像で100でリークに対応する第1のセットの画像の100でリークには、ブリントバッファー106の画像で100でリークには、ブリントバッファー106の画像で100でリークに対応する第100でリークにの画像の100でリークに対応する第100でリークに対応する第100でリークに対応する第100でリークに対応する第100でリークに対応する第100でリークに対応する第100でリークに対応する第100でリークに対応することに対応する

20

40

50

ータを格納し、プリントバッファの第2の部分(例えば、プリントバッファ1067、1 0 6 8 、 1 0 6 9) は第 2 の画像 (例えば、リンゴの画像の 3 つのプリント線) に対応す る第2のセットの画像データを格納し得る。第1のセットのプリントバッファに対応する 第1のセットのプリント要素 (例えば、列1015に沿った関連付けられたプリント要素 群のプリント要素) は第1の画像 (例えば、カエルの画像の1つのプリント線) をブリン トでき、第2のセットのパッファに対応する第2のセットのプリント要素(例えば、列1 016、1017、1018に沿った関連付けられたプリント要素群のプリント要素)は 第2の画像(例えば、リンゴの画像の3つのプリント線)をプリントできる。従って、異 なるプリント要素が2つの画像を略同時にプリントする(例えば、列1015、1016 、1017、1018に沿ったプリント要素が略同時に発射し得る)。

[0082]

或いは、各ワークピースに対する画像データは同じ画像を表してもよい。例えば、複数 のワークピースに同じ画像が続けてプリントされてもよい。この例では、2つのワークピ ースが略同時にプリントされる場合には、異なるプリント要素が同じ画像の異なる部分を プリントするように、同じ画像の異なる部分が異なるセットのプリントバッファ内に存在 してもよい.

[0083]

図示しないが、異なるワークビースに画像データの異なる部分をプリントするために異 なるセットのプリント要素を用いることに加えて、同じワークピースに異なるセットの画 像データがプリントされてもよい。

[0084]

ワークピースに画像をプリントする処理は、新たなワークピースがプリント領域に入る 時点と同期される。新たなワークピースの前端が検出され、制御電子装置に新たなワーク ピースが通知されると、データポンプ1070は、ワークピース上に高品質の画像を生成 するために関連付けられたプリント要素群がワークピースにインクを付着させるべき正確 なタイミングで、画像データをプリントヘッドアセンブリにダンプする。プリントヘッド アセンブリのための画像データを受け取る際の過度の停止又は途切れによりワークピース 上に低品質の画像が生じることが回避される。

[0085]

一実施形態では、プリントシステム1000は、高い画像データ速度で画像をプリント 可能な拡張可能なアーキテクチャであり得る。制御電子装置1060は、パーソナルコン ピュータのPCIスロット(例えば、PCIタイプの相互接続システム)に接続されるパ ーソナルコンピュータ(PC)カードに実装可能である。PCのメモリ(例えば、RAM) の高速特性を利用して、プリントヘッドアセンブリのためのメモリの量を低減すること ができる。

[0086]

データポンプ1070は、ワークピースがコンベアに沿って移動する際に、ワークピー スへのジャストインタイムの画像のプリントを可能にするために、画像データを高データ 速度でプリントヘッドアセンブリに送ることができる。プリントヘッドアセンブリのメモ リの量を低減できるので、プリントヘッドアセンブリは、より低コストで実装され得る。 プリントヘッドアセンブリで用いられるタイプのメモリも、より低コストで実装され得る 。一実施形態では、プリントヘッドアセンブリに実装されるタイプのメモリは、浮動小数 点(floating-point)ゲートアレイ(FPGA)集積回路(IC)である。プリントヘッ ドアセンブリにおいて高速画像データのパッファリングをほとんど又は全く行わないこと により、プリントヘッドアセンブリを実装するためのコスト及び工学設計の努力も低減さ れ得る。

[0087]

一実施形態では、プリントヘッドアセンブリに送られる画像データのデータ速度を拡張 できる。例えば、1台のパーソナルコンピュータが、制御電子装置1060の各PCカー ドをコンピュータのPCIスロットに接続することにより、プリントヘッドアセンブリ用

20

30

40

50

の制調電子装置 1060の複数のPCカードを有してもよい。例えば、両面新聞印刷は、ワークビースへのジャストインタイムの画像のブリントを可能にするために、26b/s の画像データがブリントへッドアセンブリに送られることを必要とし得る。名制運電子装置 1060のデータポンプ 1070がブリントへッドアセンブリに約16b/s の画像データを送ることができる場合には、両面断画像のジャストインタイムのブリントのため 026b/s を届けるために、対応する026b/s のデータボンブを強列に接続することができる。この例では、制御電子装置 1060の各026b/s つき一がした。プレースの上面及び下面に、それぞれ1800プリントが行われ得る。一実施形態では、ワークビースの上面及び下面に、それぞれ1800プリントが行われ得る。

[0088]

別の実施形態では、システム1000は、プリントヘッドアセンブリへのより高い画像データ速度をもたらすために、複数のコンピュータを並列動作させる点において、拡張可能であり得る。この実施形態では、各コンピュータは、コンピュータのPC1スロットは接続された少なくとも1つの刺吻電子装置1060のPCカードを有し得る。一例では、各々が2つの刺御電子装置1060のPCカードを有する4台の並列コンピュータで、8 G b p s の総帯破幅を提供でき、これは、新聞の両面のそれぞれにリアルタイムで4名とちり s の機成において、システム1000は、ブリントへッドアセンブリへの、高米域幅の同期したジャストインタイムの画像データをガッシステープルルな伝送を提供し得る。高、ステム1000は高帯域幅の像データを発うことができるので、システム1000は高帯域幅の像データを発うこととができるので、システム1000は、成へのコンペア速度での高像像度画像、高いコンペア速度での大きいサイズの画像(例えば、幅広の画像及び/又は長い電像(例え

図11には、図10のシステム1000を用いたワークピースへの同期プリントのための処理のプローチャートが示されている。605で、システム1000は画像データを受け取る。画像データは、PCカードの制御電子装置1060内のデータポンプ1070によって、PCカードを有するパーソナルコンピュータ内に受け取られ得る。 【0090】

610で、システム 1000は、ブリントアセンブリの関連付けられたブリント要素群の配置に従って、受け取った画像データを変換及び分割の円含。画像データは分割前に変換されてもよく、又は変換前に分割されてもよい。615で、システム1000は、分割から生じた画像データの複数の部分を、個別のブリントバッファ等といった異なるメモリレケーションに割り当てることができる。1105で、ワークピースがブリント領域内に撤送され得る。フークピースは1105でブリント領域内に搬送されることに限定されず、例えば615や610等の他のタイミングでブリント領域内に搬送されてもよい。 $\{0091$

1170で、受け取った画像をワークピースにプリントする処理が、ワークピースがプリント領域に入ったことのシステム1000による検出と同期される。この処理のための検出は、1110で、エンコーダ1007を用いて、コンペアにわたるワークピースの速度を感知する。エンコーダ1007 は、感知された速度の情報を信号にエンコードし、エンコードされた信号を制御電子装置1060に中継する。光センサ1056はワークピースの位置を検出し、ワークピースへの同期プリントを容易にするための、制御電子装置10607ののデータボンブ1070に送られる信号を生成する。

1120で、データポンプ1070は、関連付けられたプリント要素群の配置に従って 画像データをフェッチする。データポンプ1070によってフェッチされる画像データは、 、PCのプリント画像パッファ1065からのものであり得る。データポンプ1070は、 、1120でPC1スロットを介してコンピュータの異なるメモリロケーションから画像 データをフェッチすることに限定されず、1125と1130との側のタイミングで画像

30

50

データをフェッチしてもよい。

[0093]

1125で、データポンプ1070は、関連付けられた列1011、1012、1013、1013、1014、1015、1016、1017及び1018に対する選延情報を受け取る。 PC1スロットを介してデータポンプに届けられる選延情報は、予めプログラムされたスは固定された選延値であってもよく、アプリケーションソフトウェアによって生成された。 選延値は、プリントヘッドアセンプリのプリント要素の関連付けられた列1011、1012、1013、1014、1015、1016、1017及び1018間の物理的理解を表し得る。例えば、プリントヘッドアセンプリが、関連付けられた列の4つの列を有し、名列間の距離がインチである場合には、最初の4つの運転値は、1インチ分の合うに、関連付けられたプリント要素列の物理的成計が選延値を決定し得る。デークポンプ1070は、1125で遅延情報を受け取ることに限定され、1125で遅延情報を受け取ることに限定され、、1125で遅延情報を受け取ることに限定され、、1125で遅延情報を受け取ることに限定され、、1125で遅延情報を受け取ることに限定され、、1125で遅延情報を受け取ることに限定され、、1125で遅延情報を受け取ることに限定され、、1125で遅延情報を受け取ることに限定され、1125で遅延情報を受け取ることに限定され、1125で遅延情報を受け取ることに限定され、1125で遅延情報を受け取ることに限定され、1125で遅延情報を受け取ることに限定され、1125で遅延情報を受け取ることに限定され、1125で遅延情報を受け取ることに限定され、1125で遅延情報を受け取ることに限定され、1125で見ばれている。1125では1125

[0094]

データポンプは、各列の遅延値に従って各列のデータを配列する。遅延値は、データポンプ内の複数のステートマンによって、配慮データを離理的な走査線に正しく配列するために用いられる。1130で、データボンプは、各列のデータをシリアル化してデータパケットにし、1135で、シリアル化されたデータを適信チャネルを介してプリントへッドアセンプリに送る。一実施影態では、通信チャネルは光ファイバ接続を用いる。光ファイバは、1.25Gb/sの伝送速度で画像データを伝送し得る。別の実施形態では、通信チャネルは銀ケーブル接続を用い得る。

[0095]

1137での各走査線データパケットの伝送は、データがブリントへッドアセンブリに 到着するとパケット内の画像データを実質的に直ちにブリントさせるトリガとして作用し 得る。1140で、プリントへッドアセンブリの電子装置は、通信チャネルを介して送ら れたデータパケットを受け取り、データパケットを非シリアル化する。1145で、非シ リアル化された画像データはブリントヘッドアセンブリの関連付けられたプリント要素群 に割り当てられ、1150で、画像がワークピースにブリントされる。 「00961

図12は、データポンプ1200を模式的に示す。データポンプ1200は、プリント ヘッドアセンブルに送られる走査線データパケットをアセンブルするためのハードウェア アーキテクチャを表す。データポンプ1200は、ポストンピュータのPCI若しくは PCIーX (Peripheral Conponent Interconnection Extended) スロットに接続される PCボード上の回路及びコンポーネントを含む。データポンプ1200は、複数の別個のステートマシン1222、1226、1230、1234、1238、1242、1250、1254の並列アレイを含み、各ステートマシンが各論理的画像キューに対応する。各画像キューは、関連付けられたプリント要素群の個別の物理的な列に対応し得る。

[0097]

各ステートマシンは、画像データを論理的走査線に正しく配列するよう構成された対応する選延人力を有し得る。各ステートマシン1222、1226、1230、1234、238、1242、1250、1254は、ホストコンピュータのPCIパスから画像データをフェッチする。読み取りステートマシンの出力はシリアライザ1266に供給され、そこから、適切な画像データが正しいタイミングでプリントヘッドアセンブリに送られるように正しいデータ順で通信インターフェイス1276に供給される。シリアライザ1266は、プリントヘッドアセンブリに送られる画像データのパケットを作成する。食産線データパケットの送信は、データがプリントヘッドアセンブリに到着すると実質的に直ちにパケット内の画像データをプリントさせるトリガとして作用し得る。

図12に示されている実施形態では、データポンプの8列アーキテクチャが用いられ、

ここでは、関連付けられたプリント要素群の各物理的な列は他の列から論理的に独立して

20

30

40

50

機能し、ワークピースへのプリントが、プリントの途切れを生じずに実質的に連続したものとなり得る。この模式図は、8つの異なる遅延値1220、1224、1228、1236、1236、1240、1248及び12520、12280、12280、12280、12280、12280、12280、12280、12280、12280、12280、12280 1

[00991

[0100]

一実施形態では、別1に対するステートマシン1222は、1220で遅延値D1だけ延延された後、PCIパスからの画像データをフェッチして処理する。別1に対するステートマシン1228からの出力がシリアライザ1266に送られると、遅延D1が完了し、別2に対するステートマシン1226が、1224で遅延値D2だけ遅延された後、PCIパスからの画像データをフェットして処理する。この処理は、全てのステートマシンがシリアライザ1266に画像データを送るまで続く。データポンプからの走査線データパケットがプリントヘッドアセンブリに送られると、処理が再び開かして、別1に対するステートマシン1222が、1220で遅延値D1次世近遅延で1月パスからアーステートマシン1222が、1220で遅延値D1次日で1月パスから時間の影響を最小限にするために、ステートマシンは、早めにコンピュータのPC1パスからデータをF1F0メモリスは同等のメモリにフェッチしてもよい。

[0101]

データポンプ 1 2 0 0 は、プリントヘッドアセンブリにおけるパッファリング論理又は同期論理を必要とせずに、ホトトでからの画像データのジャストインタイムの同別伝送を容易にし得る。より高い解像度に拡張するためなど、又は市城甸の要件を高くするために、ホストコンピュータに更なるデータポンプを追加できる。関連付けられたプリント要域の量が変化する両線のリアルタイムブリントを変するためビット操作を、プリントへッドアセンブリのハードウェアで行わなくてよい。このシステムは、ソフトウェアによるピット操作を容易にし得るので、ピット操作を高データ速度で実行でき、エンジニアリングコスト及び材料コストを低減できる。

[0102]

図13は、データポンプによって生成される画像データのパケットを模式的に示す。走 査線データパケット 1305 は、プリントペッドアセンブリによって用いられる情報を含む。パケット 1310 と、プリントペッドアセンブリに対する設定データ 1313 とを有する。設定データ 1313 は、プリントペッドアセンブリに対する設定データ 1313 とを有する。設定データ 1313 は、プリントペッドアセンブリに対する設定データ 1313 とを有する。設定データ 1313 は、プリントペッドアセンブリの動作モード(例えば、順方向又は遊方向)を指定し得る。各列に対する画像データ 1314 ~1328 成のアリント 列の要素の数に応じたパイト数を有し得る。 日1は別 1のブリント要素 1を表し、PH2は列 1のブリント要素 2を表し、PH5は別 1のブリント要素 5を表す。 CR C1330 は周期的冗長検査であり、データ 1パケット全体が正しく送られたことを受信側電子装置が確認できるように、データから生成される3

20

30

50

2 ビットの数が送られる。最後のワードはデータパケットを完了するためのフレームの終 了 (EOF) 1 3 3 2 である。

[0103]

バケット1305は、シリアライザ1266から、電子信号を光ファイバ接続に送られる光信号に変換するデータポンプ1200の通信インターフェイス1276に送られる。 光ファイバ接続の機器側では、プリントヘッドアセンブリの受信ハードウェアによって画像データが受け取られ得る。受信ハードウェアは、光信号を受け取ってこの光信号を電子信号に変換するための光トランシーバと論理とを含み得る。受信ハードウェアは、データを非シリアル化するデシリアライザと、ファイバ伝送プロトコルをデコードするデコーダとを更に含み得る。次に、画像データは個々のインクノズルをオン/オフするために対応するプリント要素の電子装置に送られ得る。

[0104]

[0105]

データボンブは、同期画像データ、並びに、より低速の制御データ及びテンディング(tending)データ若しくは監視データをプリントヘッドアセンブリに策送できる。制御通信チャネルは、高速画像データに対して透明であってもよく、プロトコル非依存であってもよい。光ファイバのデータポンプの外部インターフェイス(1420)と網ケーブルのデータボンプの外部インターフェイスは、光ファイバは双方向光ファイバを有し、網ケーブルは50線フラットフレキシブルケーブル(FFC)を有するというように、異なり得る。光ファイバパージョン及び網ケーブルパージョンは、同じハードウェア制御入力を有し得る(1425)。

[0106]

光ファイババージョン及び銅ケーブルバージョンは、共に、様々なプリントモード(トリガモード、自由解轄(free-running)モード、順方向走査モード及び逆方向走査モード)でプリントシステムを操作できる(1445)。トリガモードは、画像を個別のワークピースにプリントする際に用いることができ、各画像のプリントを開始させるハードウェアトリガ信号を用除いる。自由継続モードは、画像の運転ランのプリントを提供でき、プリントされる各画像制の空白をプログラム可能である。順方向及辺方向走査モードは、プリカトは、単一の画像が順方向又は逆方向よび中ででプリントを提供できる。一実施形態では、単一の画像が順方向又は逆方向上ででプリントを提供できる。一実施形態では、単一の画像が順方向又は逆方向走査モードででプリントされ得る。別の実施形態では、システムが順方向又は逆方向走査モードである時に複数の画像がプリントされ得る。ブリントでは組み合わされてもよく、逆方向トリガモードや逆方向自由継続モードが用いられ得る。

[0107]

ントヘッドアセンブリのためのより高い帯域幅を提供するために、PCのマザーボードに 複数のデータボンブを接続して並列に動作させてもよい。別の実施形態では、大型のブリ ントヘッドアセンブリを低コストで用いるために、複数のデータボンブを有する複数のP Cを参列に動作させてもよい。

[0108]

ハードウェアのピットマップージェットマップ変換器を用いずに、画像間の空白がほと とど又は全くない状態での、連続画像プリントを可能にするために、プリント要素の各列 には、画像データが光ファイバ又は解ケーブルを介して独立して供給され得る。或いは、 PC上で実行されるソフトウェアによって、ピットマップージェットマップ変換をリアル ダイムで行うことができる。

[0109]

[0110]

従って、他の実施形態も添付の特許請求の範囲の範囲内である。

【図面の簡単な説明】

[0111]

【図1】プリントシステムのブロック図。

【図2】図1のプリントシステムにおけるプリンタ要素の配列を示す図。

【図3】図1のプリントシステムにおけるプリンタ要素の配列を示す図。

【図4】横方向の位置において相対的にシフトされたプリント要素の配置の模式図。

【図5】異なるワークピースへの画像の連続プリントの模式図。

【図6】異なるワークピースへの画像の連続プリントのための処理のフローチャート。

【図7】関連付けられたプリント要素群の配置に従った画像データの分割の実施形態を示す図。

【図8】関連付けられたプリント要素群の配置に従った画像データの分割の実施形態を示す図。

【図9】関連付けられたプリント要素群の配置に従った画像データの分割の実施形態を示す図。

【図10】プリントシステムの一実施形態の模式図。

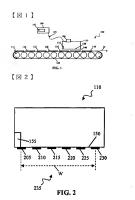
【図11】ワークピースへの同期プリントのための処理のフローチャート。

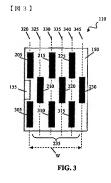
【図12】データポンプの模式図。

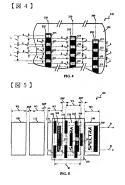
【図13】データポンプによって生成される画像データパケットの模式図。

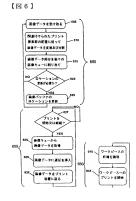
【図14】データポンプの例示的な仕様を示す図。

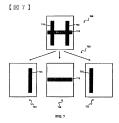
20

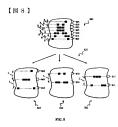


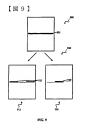


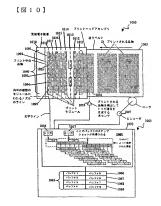




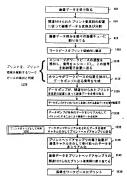




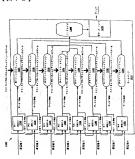




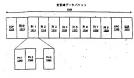




[図12]



[1 3]



[图 1 4]



	INTERNATIONAL SEARCH	REPORT			
			PC1/US200	Monton No 15/036935	
INV.	GO6F3/12 GO6K15/02				
	to International Pale M Cleasification (IPC) or to both resional cla	perioration and IPC			
	SEARCHED locumentation starched (cleanlication system followed by class	Section of markets			
G06F	606K				
Documents	tion searched other than trielmum documentation to the extent	het euch documente are te	cluded in the fisice e	Merchad	
	use base consulted during the informational aspects (sume of the ternal, WPI Data, PAJ	a base and, where practic	IEI, BERYCH HANTIS LIBOR	•	
C. DOCUM	ENTS CONSIDERED TO BE RELEVANT				
Calegory*	Citation of document, with indication, where appropriate, of the	o separati possages		Relevant to claim No.	
x	EP 1 452 313 A (OLYMPUS CORPORATION) 1-21 1 September 2004 (2004-09-01) paragraphs [0006], [0027] - [0032] figures 1,2 2				
A	US 6 295 077 B1 (SUZUKI KAZUYO: 25 September 2001 (2001-09-25) column 6, lines 15-56 figure 4	1,12,18			
۸	WO 01/12444 A (CHAMPION IMAGINE PTY LTD; MUSUMECI, PHILLIP) 22 February 2001 (2001-02-22) page 2, columns 7-19 figure 1	SYSTEMS		1,12,18	
	•				
	er documents are listed in the continuation of Box C.	X See patent far	mily minor.		
A' document contact acrier de librig do L' document veixth in chetton O' document observer biler the	is which many filters (could non pricetly: dialertal) or older to establish the publication dialor of enother or other special meason (as specialist) of in referring to an one dialocours, use, postation or mane in published pricer to the international filting date but in the pricerly date dischard.	"I" beer document out or placely rate an clark to an observant beneficial threshold to be observed in threshold thre	uter relevance: the cla and sovel or carnol b so step when the docu- ciar relevance; the cla- ticar relevance; the cla- ared to is whe an inte- ared to is when an inter- ared to is when an in- ared to is a fine an in- ared to in- ared to is a fine an in- ared t	Insect Invention a considered to invent is there alone Insect in the alone Insection rates when the other such docu- to a person selfect mily	
	May 2006		ne informational seaso	report	
	-	31/05/2	000		
ame and m	#Ing actives of the SM. European Pinter Office, P.B. 6818 Patentiann 2 18. – 2200 HV Rijevek 19. (431-70) 340-3016 Fac (431-70) 340-3016	De Ceul	aer, B		

INTERNATIONAL SEARCH REPORT

PCT/US2005/036935

				10174320037030333		
Patent document cited in search report		Publication date		Petent temby member(e)	Pu	bilication date
EP 1452313	A	01-09-2004	WO	03047867	11 12	-06-2003
			JP	2003165263		-06-2003
			US	2004218200 /	11 04	-11-2004
US 6295077	B1	25-09-2001	JP	3667001 E		-07-2005
			JP	10084468 #	31-	-03-1998
WO 0112444	٨	22-02-2001	CN	1376116 A		-10-2002
			EP	1212201 A		-06-2002
			JP NZ	2004516162 T 517389 A		-06-2004
			. AZ	517389 A	26-	09-2003

Fore PCTASMETO (select family arries) (April 2008)

フロントページの続き

(43) <u>576</u>/2018.

(43) <u>576</u>/2018.

(44) <u>476</u>/2018.

(45) <u>476</u>/2018.

(46) <u>476</u>/2018.

(47) <u>476</u>/2018.

(48) 476/2018.

(48) 476/2018.

(48) 476/2018.

(48) 476/2018.

(48) 476/2018.

(48) 476/2018.

(48) 476/2018.

(48) 476/2018.

(48) 476/2018.

(48) 476/2018.

(48) 476/2018.

(48) 476/2018.

(48) 476/2018.

(48) 476/2018.

(48) 476/2018.

(48) 476/2018.

(48) 476/2018.

(48) 476/2018.

(48) 476/2018.

(48) 476/2018.

(48) 476/2018.

(48) 476/2018.

(48) 476/2018.

(48) 476/2018.

(48) 4

(72)発明者 アシュア,フィリップ

アメリカ合衆国 カリフォルニア州 94538 フレモント エレリー コモン 3558 Fターム(参考) 20056 EA24 EB13 EB26 EB35 EB38 EC08 EC37 FA13